



# RESUMEN DE CONTENIDO

<b>CAPÍTULO 1</b>	<b>Conceptos introductorios</b>	<b>2</b>
<b>CAPÍTULO 2</b>	<b>Sistemas y códigos numéricos</b>	<b>24</b>
<b>CAPÍTULO 3</b>	<b>Descripción de los circuitos lógicos</b>	<b>54</b>
<b>CAPÍTULO 4</b>	<b>Circuitos lógicos combinacionales</b>	<b>118</b>
<b>CAPÍTULO 5</b>	<b>Flip-flops y dispositivos relacionados</b>	<b>208</b>
<b>CAPÍTULO 6</b>	<b>Aritmética digital: operaciones y circuitos</b>	<b>296</b>
<b>CAPÍTULO 7</b>	<b>Contadores y registros</b>	<b>360</b>
<b>CAPÍTULO 8</b>	<b>Familias lógicas de circuitos integrados</b>	<b>488</b>
<b>CAPÍTULO 9</b>	<b>Circuitos lógicos MSI</b>	<b>576</b>
<b>CAPÍTULO 10</b>	<b>Proyectos de sistemas digitales mediante el uso de HDL</b>	<b>676</b>
<b>CAPÍTULO 11</b>	<b>Interface con el mundo analógico</b>	<b>718</b>
<b>CAPÍTULO 12</b>	<b>Dispositivos de memoria</b>	<b>784</b>
<b>CAPÍTULO 13</b>	<b>Arquitecturas de los dispositivos lógicos programables</b>	<b>868</b>
	<b>Glosario</b>	<b>898</b>
	<b>Respuestas a los problemas seleccionados</b>	<b>911</b>
	<b>Índice de CIs</b>	<b>919</b>
	<b>Índice</b>	<b>922</b>